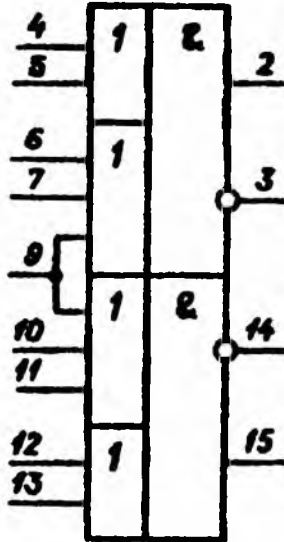


К500ЛК117, КС500ЛК117А

Микросхемы представляют собой два логических элемента 2-ЗИЛИ-2ИЛИ-2И-НЕ. Содержат 56 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г и типа 2103.16-3, масса не более 2,5 г.



Условное графическое обозначение К500ЛК117, КС500ЛК117А

Назначение выводов: 1 — общий 1; 2 — выход Y1; 3 — выход Y2; 4 — вход X1; 5 — вход X2; 6 — вход X3; 7 — вход X4; 8 — напряжение питания; 9 — вход X5; 10 — вход X6; 11 — вход X7; 12 — вход X8; 13 — вход X9; 14 — выход Y3; 15 — выход Y4; 16 — общий 2.

Электрические параметры

Номинальное напряжение питания	-5,2 В ±5%
Выходное напряжение высокого уровня по выводам 2, 3, 14, 15	-0,96...-0,7 В
Выходное напряжение низкого уровня по выводам 2, 3, 14, 15	-1,99...-1,65 В
Напряжение высокого уровня	-0,96...-0,7 В
Напряжение низкого уровня	-1,49...-1,65 В
Помехоустойчивость при напряжении высокого уровня	≥ 125 мВ
Помехоустойчивость при напряжении низкого уровня	≥ 155 мВ
Входной ток высокого уровня:		
по выводам 4—7, 10—13	≤ 265 мкА
по выводу 9	≤ 355 мкА
Входной ток низкого уровня	≤ 0,5 мкА

Ток потребления	≥ -26 мА
Время задержки распространения при включении	1,4...3,4 нс
Время задержки распространения при выключении	1,4...3,4 нс
Время перехода при включении	≤ 4 нс
Время перехода при выключении	≤ 4 нс