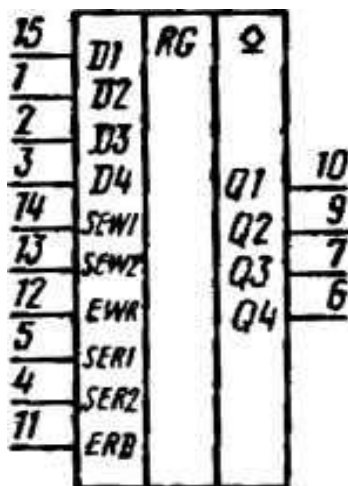


# К555ИР32, КМ555ИР32

Микросхемы представляют собой 4x4 регистровый файл с открытым коллекторным выходом. Содержат 336 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г и 201.16-3, 2103.16-6, масса не более 2,5 г.



Условное графическое обозначение К555ИР32, КМ555ИР32

Назначение выводов: 1 - информационный вход D2; 2 - информационный вход D3; 3 - информационный вход D4; 4 - выборка чтения SER2; 5 - выборка чтения SER1; 6 - выход Q4; 7 - выход Q3; 8 - общий; 9 - выход Q2; 10 - выход Q1; 11 - разрешение чтения ERD; 12 - разрешение записи EWR; 13 - выборка записи SEW2; 14 - выборка записи SEW1; 15 - информационный вход D1; 16 - напряжение питания.

## Таблицы истинности

а) Функции записи.

Адрес записи			Регистр $Q_{(n+1)}$			
SEW2	SEW1	EWR	0	1	2	3
0	0	0	$Q_i=D_i$	$Q_n$	$Q_n$	$Q_n$
0	1	0	$Q_n$	$Q_i=D_i$	$Q_n$	$Q_n$
1	0	0	$Q_n$	$Q_n$	$Q_i=D_i$	$Q_n$
1	1	0	$Q_n$	$Q_n$	$Q_n$	$Q_i=D_i$
X	X	1	$Q_n$	$Q_n$	$Q_n$	$Q_n$

б) Функции чтения.

Адрес чтения			Выходы			
SER2	SER1	ERD	1	2	3	4
0	0	0	$W_0B_1$	$W_0B_2$	$W_0B_3$	$W_0B_4$
0	1	0	$W_1B_1$	$W_1B_2$	$W_1B_3$	$W_1B_4$
1	0	0	$W_2B_1$	$W_2B_2$	$W_2B_3$	$W_2B_4$
1	1	0	$W_3B_1$	$W_3B_2$	$W_3B_3$	$W_3B_4$
X	X	1	1	1	1	1

Примечание.  $W_iB_j$  - регистр  $i$ , разряд  $j$ .

### Электрические параметры

Номинальное напряжение питания .....5 В ± 5%

Выходное напряжение низкого уровня:

- при  $I_{\text{вых}}^0 = 4$  мА ..... ≤ 0,4 В
- при  $I_{\text{вых}}^0 = 8$  мА ..... ≤ 0,5 В

Ток потребления..... ≤ 40 мА

Входной ток низкого уровня (при  $U_{\text{вх}}^0 = 0,4$  В):

- по выводам 1-5, 15 или 13, 14 ..... ≤ | -0,4 | мА
- по выводам 11, 12 ..... ≤ | -0,8 | мА

Входной ток высокого уровня (при  $U_{\text{вх}}^1 = 2,7$  В):

- по выводам 1-5, 15 или 13, 14 ..... ≤ 20 мкА
- по выводам 11, 12 ..... ≤ 40 мкА

Выходной ток высокого уровня ..... ≤ 20 мкА

Потребляемая мощность .....210 мВт

Время задержки распространения при включении:

- от входа «разрешение чтения» к любому выходу ..... ≤ 30 нс
- от входа «выборка чтения» к любому выходу ..... ≤ 40 нс
- от входа «информации» к любому выходу ..... ≤ 35 нс
- от входа «разрешение записи» к любому выходу ..... ≤ 40 нс

Время задержки распространения при выключении:

- от входа «разрешение чтения» к любому выходу ..... ≤ 30 нс
- от входа «выборка чтения» к любому выходу ..... ≤ 40 нс
- от входа «информации» к любому выходу ..... ≤ 45 нс
- от входа «разрешение записи» к любому выходу ..... ≤ 45 нс

Примечание: При измерении  $I_{\text{пот}}$  на все «информационные» входы, выходы «разрешение чтения», «разрешение записи» подается  $U_{\text{вх}} = 4,5$  В; все адресные входы заземляются и все выходы открыты.