

**КР537РУ14**

оперативное запоминающее  
устройство статического типа

**Назначение**

Микросхема КР537РУ14 представляет собой оперативное запоминающее устройство статического типа. Изготовлено по КМОП технологии. Организация 4096 x 1 бит.

**Зарубежные прототипы**

- прототип NM6504-5 фирмы Harris, USA

**Обозначение технических условий**

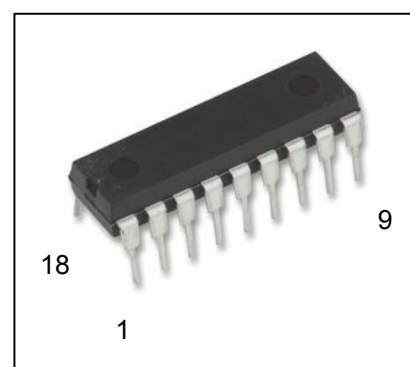
- БКО.348.532-14ТУ

**Корпусное исполнение**

- корпус 2107.18-1

**Температурный диапазон**

- диапазон рабочих температур от – 10 до + 70 °С

**Назначение выводов**


Вывод	Назначение	Вывод	Назначение
№1	Вход адреса А0	№10	Вход сигнала «Выбор микросхемы» CS
№2	Вход адреса А1	№11	Вход информационный D1
№3	Вход адреса А2	№12	Вход адреса А7
№4	Вход адреса А3	№13	Вход адреса А8
№5	Вход адреса А10	№14	Вход адреса А9
№6	Вход адреса А11	№15	Вход адреса А6
№7	Вывод информационный D0	№16	Вход адреса А5
№8	Вход сигнала «Запись» WR	№17	Вход адреса 4
№9	Общий вывод OV	№18	Вывод питания от источника напряжения U

**Таблица 1. Основные электрические параметры КР537РУ14 при  $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$** 

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	$U_{OL}$	В	$U_{CC}=5\text{В}\pm 10\%$ $I_{OL}=4\text{мА}$	-	0,4
Напряжение питания в режиме хранения	$U_{CCS}$	В	$U_{IL}=0\text{В}$ $U_{CS}=U_{CCS}$	-	2
Ток потребления в режиме хранения	$I_{CCS}$	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{IL}=0\text{В}$	-	5
Динамический ток потребления	$I_{CCO}$	мА	$U_{CC}=5\text{В}\pm 5\%$ $f=1\text{МГц}$	-	35
Ток утечки высокого уровня на входе КР537РУ14А КР537РУ14Б	$I_{LH}$	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{IH}\leq 5,5\text{В}$	-	1 5
Время выборки адреса КР537РУ14А КР537РУ14Б	$t_{A(A)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=50\text{пФ}$	80 130	- -
Время цикла считывания КР537РУ14А КР537РУ14Б	$t_{CY(RD)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=50\text{пФ}$	80 130	- -
Время цикла записи КР537РУ14А КР537РУ14Б	$t_{CY(WR)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=50\text{пФ}$	80 130	- -
Длительность сигнала записи КР537РУ14А КР537РУ14Б	$t_{W(WR)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=50\text{пФ}$	50 90	- -
Время установления сигнала записи относительно сигнала адреса КР537РУ14А КР537РУ14Б	$t_{SU(A-WR)}$	нс		15 20	-
Длительность сигнала выбора в режиме записи КР537РУ14А КР537РУ14Б	$t_{W(CS),WR}$	нс		50 90	-
Длительность сигнала выбора в режиме считывания КР537РУ14А КР537РУ14Б	$t_{W(CS),RD}$	нс		80 130	-

**Таблица 2. Предельно-допустимые режимы эксплуатации КР537РУ14**

Параметры	Обозначение	Ед. изм.	Значение	
			не менее	не более
Напряжение питания	$U_{CC}$	В	4,5	5,5
Напряжение прикладываемое к выходу / входу	$U_{OI}$	В	-0,3	$U_{CC}+0,3\text{В}$
Выходной ток	$I_O$	мА	-	4



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте: