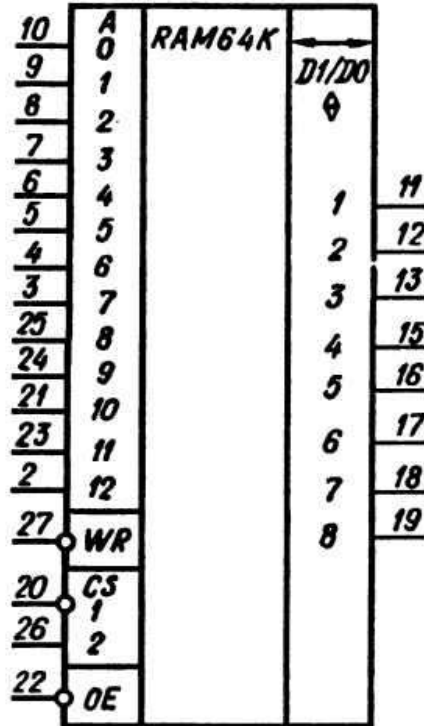


КР537РУ17

Микросхема представляет собой статическое асинхронное запоминающее устройство емкостью 64 кбит (8к×8). Корпус типа 2121.28-4, масса не более 5,4 г.



Условное графическое обозначение КР537РУ17

Назначение выводов: 1 - свободный; 2 - вход адреса A12; 3 - вход адреса A7; 4 - вход адреса A6; 5 - вход адреса A5; 6 - вход адреса A4; 7 - вход адреса A3; 8 - вход адреса A2; 9 - вход адреса A1; 10 - вход адреса A0; 11 - вход/выход информации D11/D01; 12 - вход/выход информации D12/D02; 13 - вход/выход информации D13/D03; 14 - общий; 15 - вход/выход информации D14/D04; 16 - вход/выход информации D15/D05; 17 - вход/выход информации D16/D06; 18 - вход/выход информации D17/D07; 19 - вход/выход информации D18/D08; 20 - вход сигнала выбора микросхемы $\overline{CS1}$; 21 - вход адреса A10; 22 - вход «вывод информации разрешается» \overline{OE} ; 23 - вход адреса A1; 24 - вход адреса A9; 25 - вход адреса A8; 26 - вход сигнала выбора микросхемы $\overline{CS2}$; 27 - вход сигнала «запись» \overline{WR} ; 28 - напряжение питания.

Таблица истинности

Режим работы	Входы				Входы/выходы
	$\overline{CS1}$	CS2	\overline{WR}	\overline{OE}	D1/D0
Хранение	X	0	X	X	Z
Хранение	1	X	X	X	Z
Запись	0	1	0	X	0 или 1
Считывание	0	1	1	1	Z*
Считывание	0	1	1	0	0 или 1

Примечание: X - безразличное состояние; Z - третье состояние (с высоким выходным сопротивлением); Z* - считывание без вывода данных при сохранении третьего состояния на выходе.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Напряжение питания в режиме хранения	≥ 2 В
Выходное напряжение низкого уровня:	
- при $I_{\text{вых}}^0 = 3,2 \text{ мА}$, $U_{\text{п}} = 5 \pm 10\% \text{ В}$	≤ 0,4 В
- при $I_{\text{вых}}^0 = 10 \text{ мА}$, $U_{\text{п}} = 5 \pm 10\% \text{ В}$	≤ 0,1 В
Выходное напряжение высокого уровня:	
- при $I_{\text{вых}}^1 = -2 \text{ мА}$, $U_{\text{п}} = 5 \pm 10\% \text{ В}$	≥ 2,4 В
- при $I_{\text{вых}}^1 = -10 \text{ мкА}$, $U_{\text{п}} = 5 \pm 5\% \text{ В}$	≥ (U _п - 0,1) В
Ток потребления в режиме хранения:	
- при $U_{\text{п}} = 5 \text{ В} \pm 10\%$	≤ 0,15 мА
- при $U_{\text{п}} = 5 \text{ В} \pm 5\%$	≤ 5 мА
- при $U_{\text{п}} = 2 \text{ В}$	≤ 0,075 мА
Динамический ток потребления	≤ 70 мА
Ток утечки низкого уровня на входе	≤ -1 мкА
Ток утечки высокого уровня на входе	≤ 1 мкА
Ток утечки низкого уровня на выходе	≤ -1 мкА
Ток утечки высокого уровня на выходе	≤ 1 мкА
Время выборки адреса при $C_{\text{H}} = 50 \text{ пФ}$	≤ 130 нс
Время цикла записи, считывания	≤ 130 нс
Длительность сигнала записи	≤ 100 нс
Время выбора	≤ 130 нс
Время выборки разрешения выдачи	≤ 50 нс

Предельно допустимые режимы эксплуатации

Входное напряжение низкого уровня	-0,3... 0,8 В
Входное напряжение высокого уровня	2,2... (U _п + 0,3) В

Выходное напряжение, приложенное к выходу -0,3... ($U_n + 0,3$) В
Максимальный выходной ток:
- низкого уровня 3,2 мА
- высокого уровня | - 2 | мА
Температура окружающей среды -10... + 70 °С