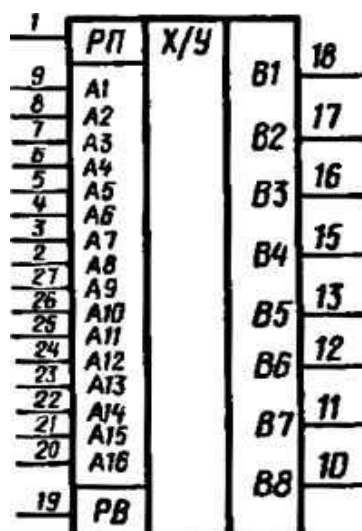


КР556РТ2

Микросхема представляет собой программируемую логическую матрицу (16x48x8) емкостью 512 бит с тремя состояниями на выходе. Программируется электрическим полем и может быть запрограммирована самим заказчиком. Содержит 6150 интегральных элементов. Корпус типа 2121.28-1, масса не более 4,8 г.



Условное графическое обозначение КР556РТ2

Назначение выводов: 1 - вход разрешения программирования; 2-9, 20-27 - входы А1...А16; 10-13, 15-18 - выходы В1...В8; 14 - общий; 19 - вход разрешения выборки РВ; 28 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток потребления	≤ 170 мА
Входной ток низкого уровня	≤ -0,25 мА
Входной ток высокого уровня	≤ 40 мкА
Выходной ток высокого уровня в состоянии «выключено»	≤ 100 мкА
Выходной ток низкого уровня в состоянии «выключено»	≤ -100 мкА
Потребляемая мощность	≤ 900 мВт
Время выборки разрешения	≤ 30 нс
Время выборки адреса	≤ 70 нс
Время выборки хранения	≤ 30 нс
Коэффициент программируемости (до 1000 шт)	≥ 0,5